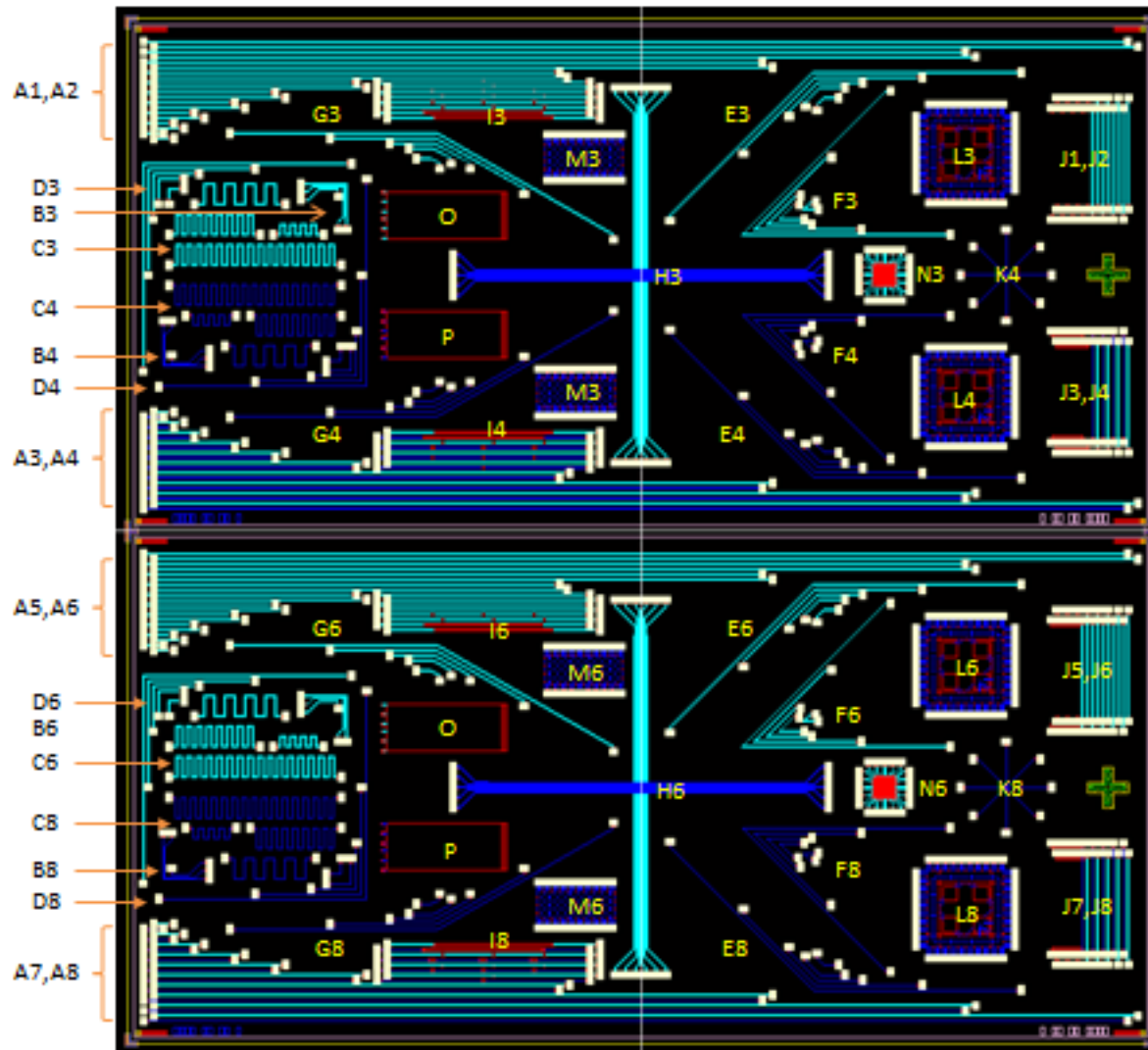
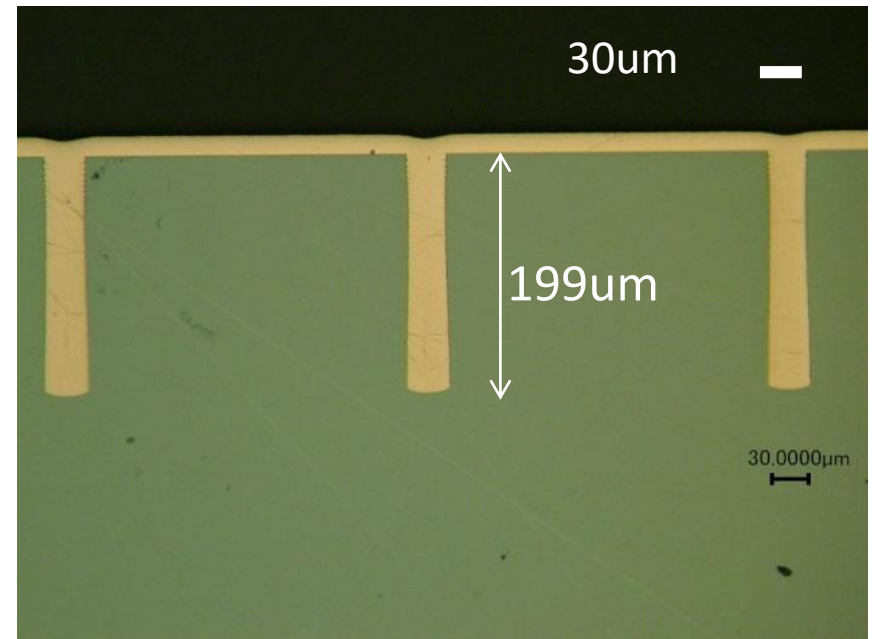
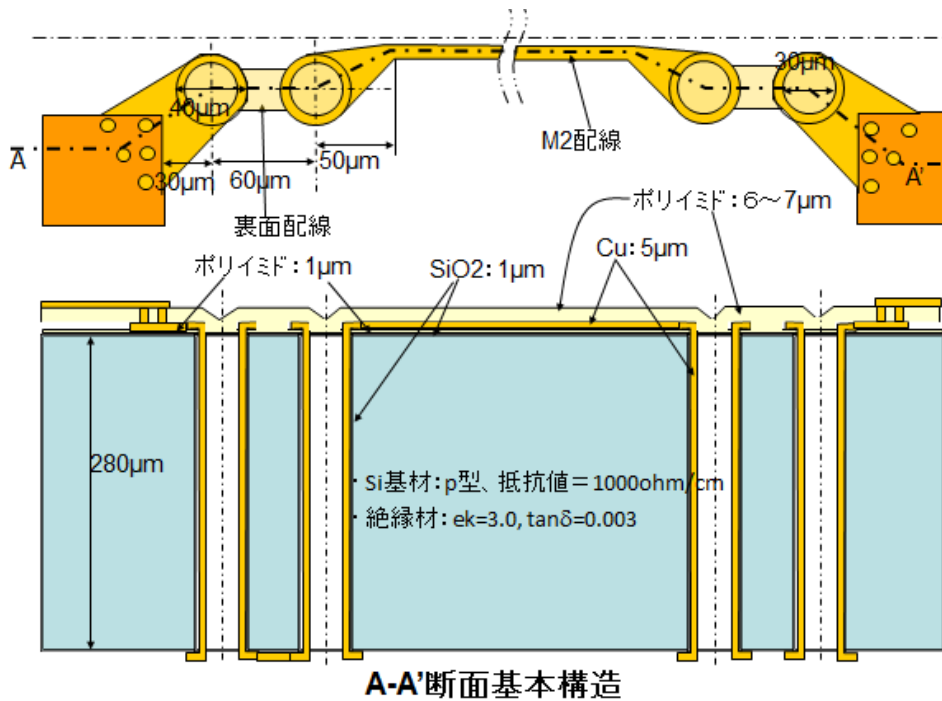


設計した大面積シリコンインターポーターのレイアウトパターン (面積: 50mm × 50mm)

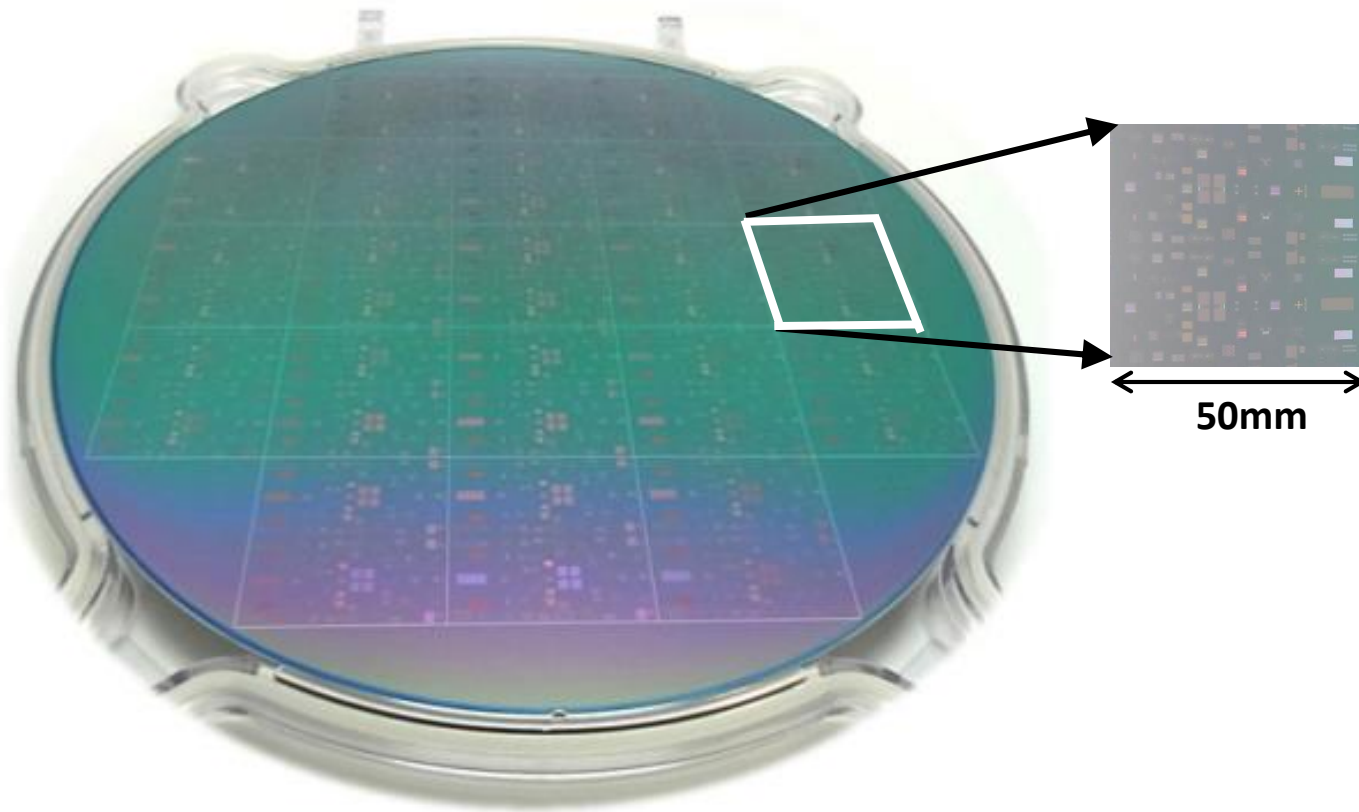
12インチライン (GINTI)における試作



大面積シリコンインターポーターの断面構造 (面積: 50mm × 50mm)



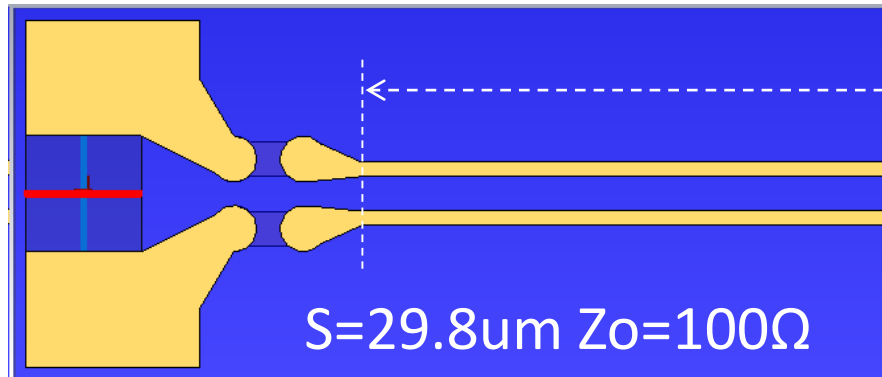
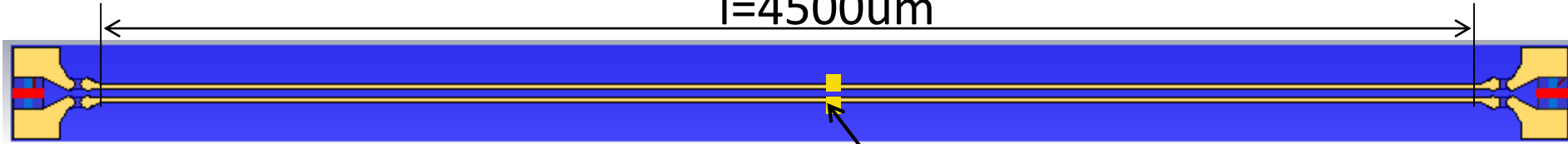
試作した大面積シリコンインターポーターの写真 (50mm × 50mm)



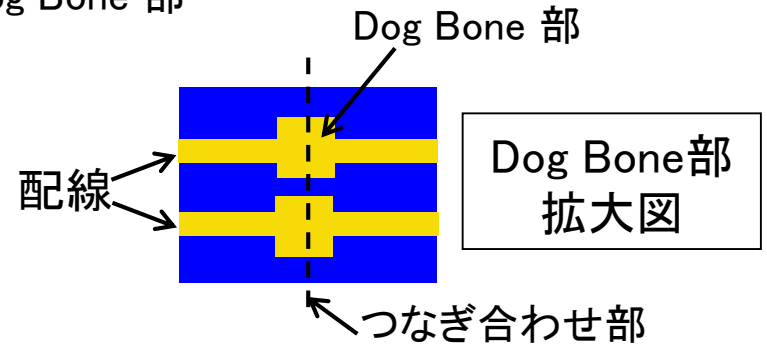
12 inch wafer with Si interposer chips

線路幅 $w=12.5\mu\text{m}$ 固定 100Ω , 150Ω 最大長 $4500\mu\text{m}$ 解析モデル

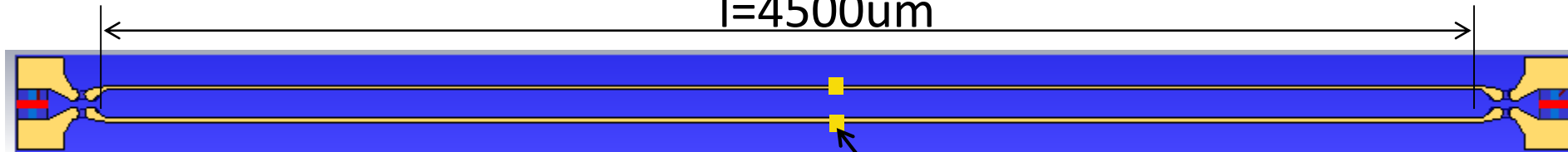
$l=4500\mu\text{m}$



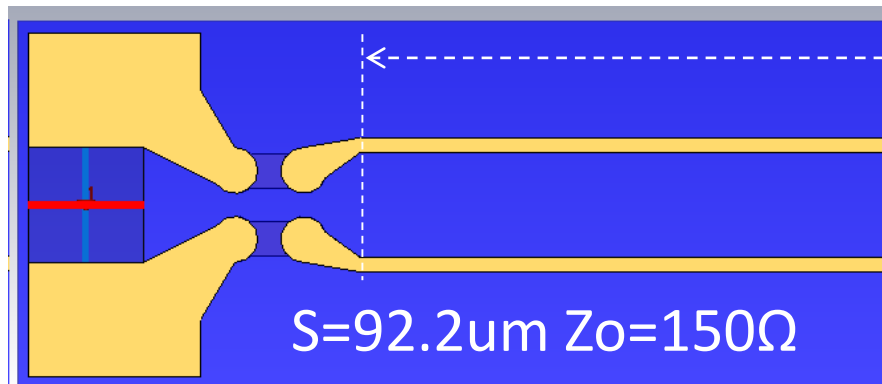
Dog Bone 部



$l=4500\mu\text{m}$



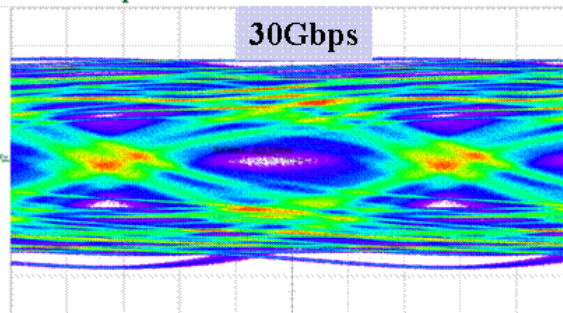
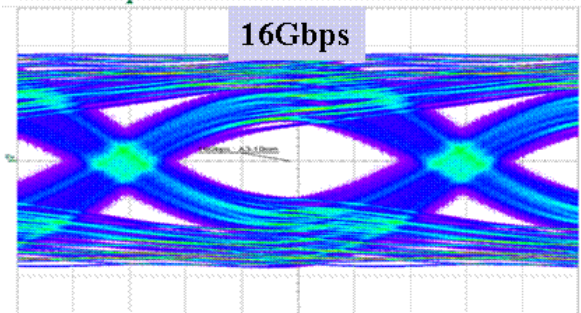
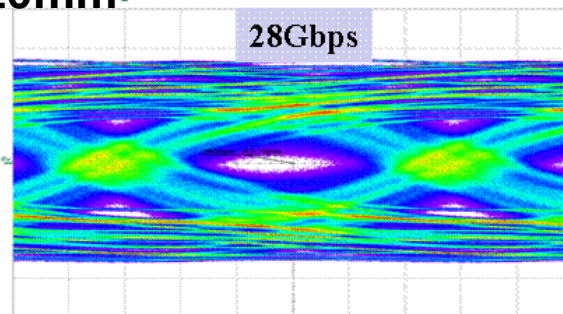
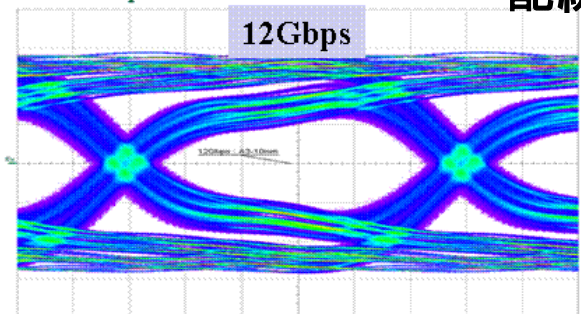
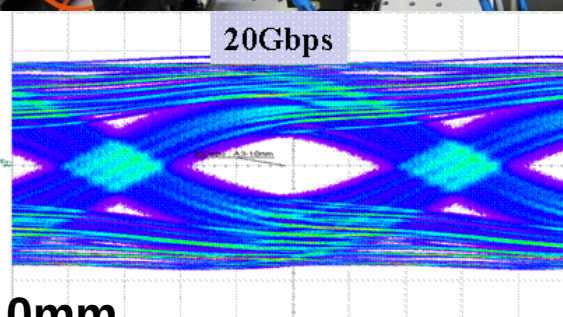
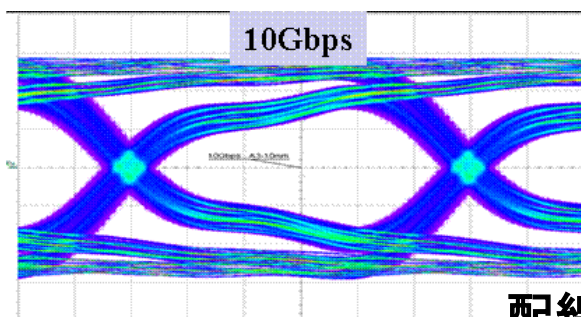
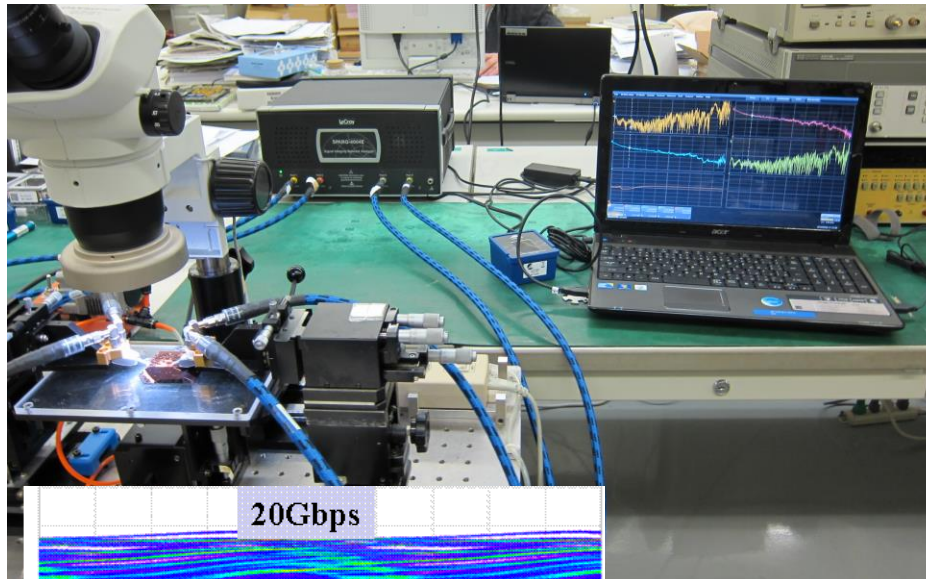
Dog Bone 部



Si-IP実測結果

実測の直流抵抗: 18Ω

設計値: 10Ω



配線長10mm